

## LA7810/11

モノリシックリニア集積回路  
カラーテレビ同期・偏向回路

暫定規格

LA7810は、カラーテレビの同期、偏向用ICとして必要なメイン機能に加えて、水平・垂直のプランキングパルスおよびバーストゲートパルス(サンドキャッスルタイプ)作成回路、さらにVTR使用時のAFC時定数切換回路を内蔵している。

また、弱電界時の水平ジッターを軽減すると共に、強電界時の輝度変化による像曲りを軽減する作用を行い、多機能かつ高品質な画像再生を目指した同期・偏向用ICである。

LA7811は、LA7810のファミリーであり、バーストゲートパルスが独立(サンドキャッスルタイプでない)し、プランキングパルスが垂直プランキングパルス(オープンコレクタ)のみになっている。

機能	<ul style="list-style-type: none"> <li>同期分離</li> <li>水平 AFC</li> <li>サンドキャッスルパルス(バーストゲートパルス+水平プランキングパルス)/LA7810</li> <li>コンボシットプランキングパルス(垂直+水平プランキングパルス)/LA7810</li> <li>ノイズ(弱電界)検出</li> </ul>	<ul style="list-style-type: none"> <li>垂直発振</li> <li>水平発振</li> <li>同期・非同期検出</li> </ul>	<ul style="list-style-type: none"> <li>垂直ドライブ</li> <li>X線保護</li> <li>AFC時定数切換え</li> </ul>
----	--	--	---

特長	<ul style="list-style-type: none"> <li>弱電界時の水平ジッターが小さい。</li> <li>強電界時、輝度変化による像曲りが小さい。</li> <li>水平・垂直発振は、ウォームアップドリフトが小さく、周囲温度や電源電圧変動に対し安定である。</li> <li>水平発振周波数のバラツキが小さい。</li> <li>垂直出力段の直流バイアスは帰線期間内のサンプリング制御であるため、リニアリティやインターレースが良好である。</li> <li>垂直の帰線消去パルス幅は、外部定数により独立に設定できる。</li> <li>多機能かつ小形(DIP-22)である。</li> </ul>
----	--

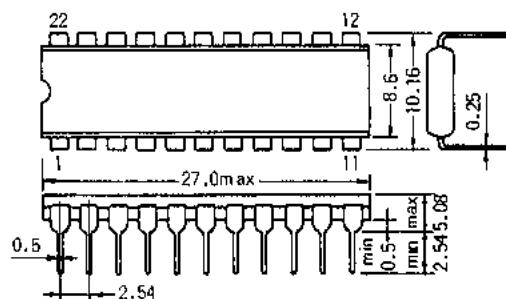
最大定格 / Ta=25°C

	単位
最大供給電圧	Vcc 14
最大供給電流	Icc 4
許容消費電力	Pd max Ta=65°C
動作周囲温度	Tops
保存周囲温度	Tsts

推奨動作条件 / Ta=25°C

	単位
推奨電源電圧	Vcc 14
推奨電源電流	Icc 4

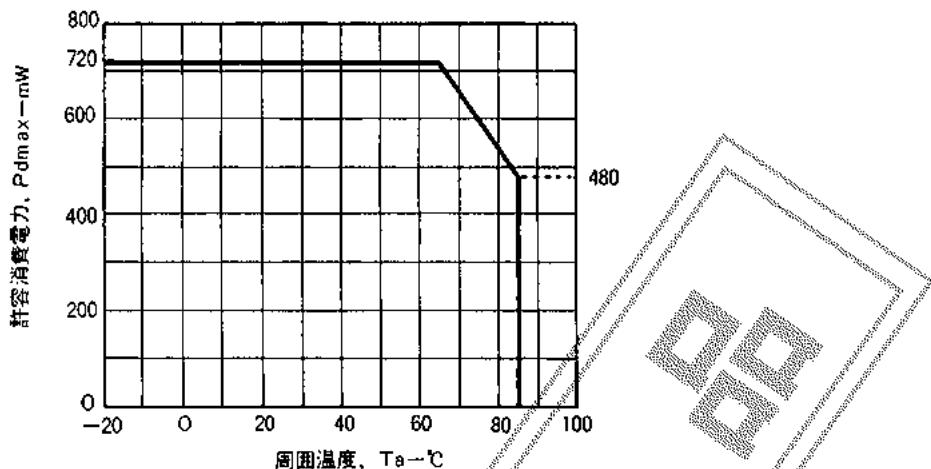
外形図 3010 (単位: mm)



次ページへ

\*これらの仕様は、改良などのため予告なく変更することがあります。

Pdmax-Ta特性



動作特性 /  $T_a = 25^\circ\text{C}$ ,  $V_{CC14} = 12\text{V}$ ,  $I_{CC4} = 13\text{mA}$

No	項目	記号	測定条件	MIN	TYP	MAX	単位
1	Icc14消費電流	Icc14		16	21	28	mA
2	Vcc4電源電圧	Vcc4		11.8	12.6	13.2	V
3	同期信号波高値	V15		10	10.8		Vp-0
サンドキャッスルパルス							
4	バーストゲートパルス波高値	V <sub>BGP</sub>		10	10.8		Vp-0
5	水平プランキングパルス波高値	V <sub>HBS</sub>	(LA7810)	2.8	3.1	3.4	Vp-0
コンポジットプランキングパルス							
6	水平プランキングパルス波高値	V <sub>HBC</sub>	$I_{22} = 1\text{mA}$ , (LA7810)	12.7	13.2	13.5	Vp-0
7	垂直プランキングパルス波高値	V <sub>VBC</sub>	負荷抵抗33kΩ, (LA7810)	6.8	7.2	7.8	Vp-0
8	垂直ドライバー増幅度	G <sub>VD</sub>		4	6	7	倍
9	垂直フリー発振周波数	f <sub>VOSC</sub>	f <sub>VOSC</sub> センタ55Hz	50		60	Hz
10	垂直発振引込周波数範囲	f <sub>VP</sub>		11	12	13	Hz
11	垂直発振周波数加減電圧特性	f <sub>VD</sub>	$V_{CC14}=12\text{V}\pm5\text{Hz}$ , $V_{CC14}=12\pm1\text{V}$	-0.5		0.5	Hz
12	垂直発振開始電圧	V <sub>VOSC</sub>				4	V
13	垂直発振周波数温度特性	f <sub>VT</sub>	$T_a = -10\sim25\sim60^\circ\text{C}$	-0.028		+0.028	Hz/°C
14	水平フリー発振周波数	f <sub>HOSC</sub>	f <sub>HOSC</sub> センタ15.734kHz	14.984		16.484	Hz
15	水平発振減電圧特性	f <sub>HD</sub>	$V_{CC4} \sim V_{CC4} \times 90\%$	-50		+50	Hz
16	水平発振開始電圧	V <sub>HOSC</sub>				4	V
17	水平発振周波数温度特性	f <sub>HT</sub>	$T_a = -10\sim25\sim60^\circ\text{C}$	-3.4		+3.4	Hz/°C
18	水平出力パルス幅	T <sub>HT</sub>	$f_{HOSC} = 15.734\text{kHz}$	21.5		26.5	μsec
19	X線保護回路動作電圧	V <sub>HOPP</sub>				0.9	V

## LA7810の機能と特徴

LA7810は、同期・偏向ICとして必要な基本機能(同期分離、垂直発振、垂直ドライバ、水平発振、AFC、X線保護等)に新しい機能を追加し、機能の充実と共に、特性の向上を計っている。

ここでは、これら新しい機能について説明する。

LA7810には、基本機能を内蔵した姉妹IC LA7800がある。基本機能については、その技術資料(No.72)に詳述しているので参照していただきたい。

### 1. 弱電界時の水平ジッタおよび強電界時の像歪み軽減作用。

ビデオ信号中のホワイトノイズが増大すると水平ジッターを発生し始める。この水平ジッターを軽減するためには、AFCのフィルタ積分効果を大きくすればよいが、通常の方法では、逆に強電界時の輝度変化による像曲りを大きくしてしまう。そのため、従来は、水平ジッターと像曲りの妥協点にAFC時定数を選んでいた。LA7810においては、弱電界、強電界双方で最適なAFC時定数を選べるよう、ノイズ検出回路でビデオ信号中のホワイトノイズを検出し、ノイズに比例した電圧を得て、その電圧によってAFCの時定数を制御している。

また、水平の同期・非同期検出回路を設け、非同期時にはAFCの積分効果を小さくし、同期引き込み時の応答を速くしている。この同期・非同期検出回路の出力は、ミューティング制御信号として使用することもできる。

#### 1-1. ノイズ検出回路

ノイズ検出回路の目的は、ビデオ信号中の同期信号部にあるノイズを検出し、その大きさに比例したDC電圧を発生させ、その電圧によってAFC時定数切換回路をコントロールして、弱電界における水平ジッターを軽減することである。Fig2において、C<sub>01</sub>、R<sub>01</sub>は、ハイパスフィルター(微分回路)を構成しており20pinには、ビデオ信号中の高域ノイズのみが加えられる。C<sub>01</sub>の容量を変えることにより20pinに入るノイズの大きさが変わり、それによってAFC時定数切換回路が作動し始める電界を設定することができる。

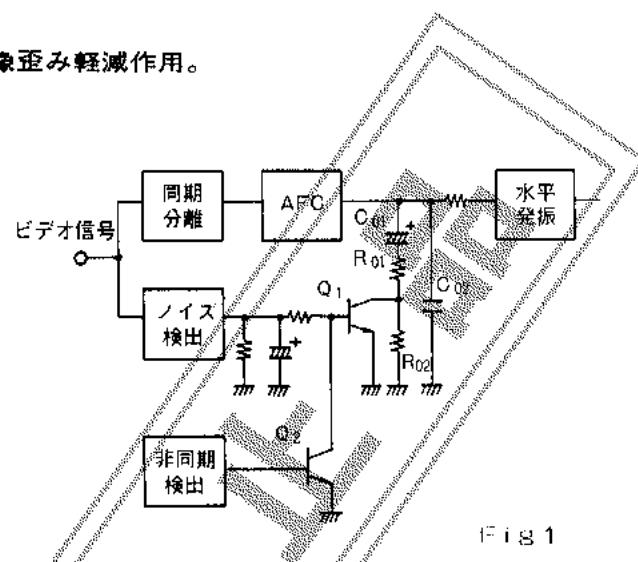


Fig 1

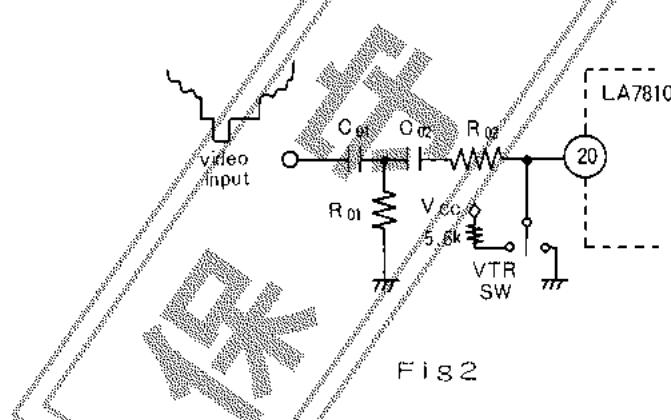


Fig 2

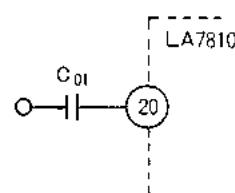


Fig 3

一般にVTRを使用する場合は、ノイジーなビデオ信号(画像)であっても、AFCの制御感度を下げるのは好ましくないと言われる。そのためLA7810においては、20pinを5.6 kΩを通してVCOもしくは、直接アースに接続すれば、AFC時定数切換回路は、常に、強電界状態にロックするようになっている。

Fig2におけるC<sub>02</sub>は直流カット用コンデンサであり、R<sub>02</sub>は、VTR使用時に20pinをVCO側あるいは、アース側に接続した場合、入力インピーダンスが非常に低くなってしまうのを防ぐ働きをしている。

LA7810におけるAFCの大きな特徴、強電界と弱電界、各々独立にAFCの出力時定数回路を選ぶことが出来る点にある。VTRの場合、弱電界画像がまれであるとすれば前述のFig2に示すVTR SWを削除することが出来る。この場合、20pinのアプリケーションはFig3のようにC<sub>01</sub>のみでよく、その値は約10 pFが適当である。

## 1-2. 同期・非同期検出回路

同期・非同期検出回路は、水平発振が同期状態であるか、非同期状態であるかを検出する回路であり、その出力によってAFCの出力電流や、AFC時定数切換回路およびノイズ検出回路を制御する。同期・非同期検出は、同期パルスとフライバックパルス(若干、位相補正を行っている)の位相を比較して行っている。位相が一致している時は、19ピンの外付抵抗Rと容量Cに電流が流れ込み、19ピンの電位が上昇する。そしてその電位がコンパレータのスレッショルドレベル(4.4V)を越えると同期状態であると判定する。非同期状態では19ピンの電位は、コンパレータのスレッショルドレベル以下である。抵抗Rの値は、弱電界状態でスレッショルドレベル(4.4V)以上に、非同期状態でスレッショルドレベル(4.4V)以下になるように設定する。容量Cは、19ピンのリップルの大きさと、応答速度を考慮して決定する。

## 1-3. AFCの時定数切換回路

Fig.4によって時定数切換回路を説明する。動作原理はFig.5においてAFC出力に接続された構成回路( $C_0, R_0$ )の抵抗 $R_0$ を電界に応じて変化させるものである。抵抗 $R_0$ が小さいほど、AFC出力電流の平均(積分)効果が大きく、ノイズによるジッターは小さくなる。一方抵抗 $R_0$ が大きいほど、輝度変化による像歪みが小さくなる。

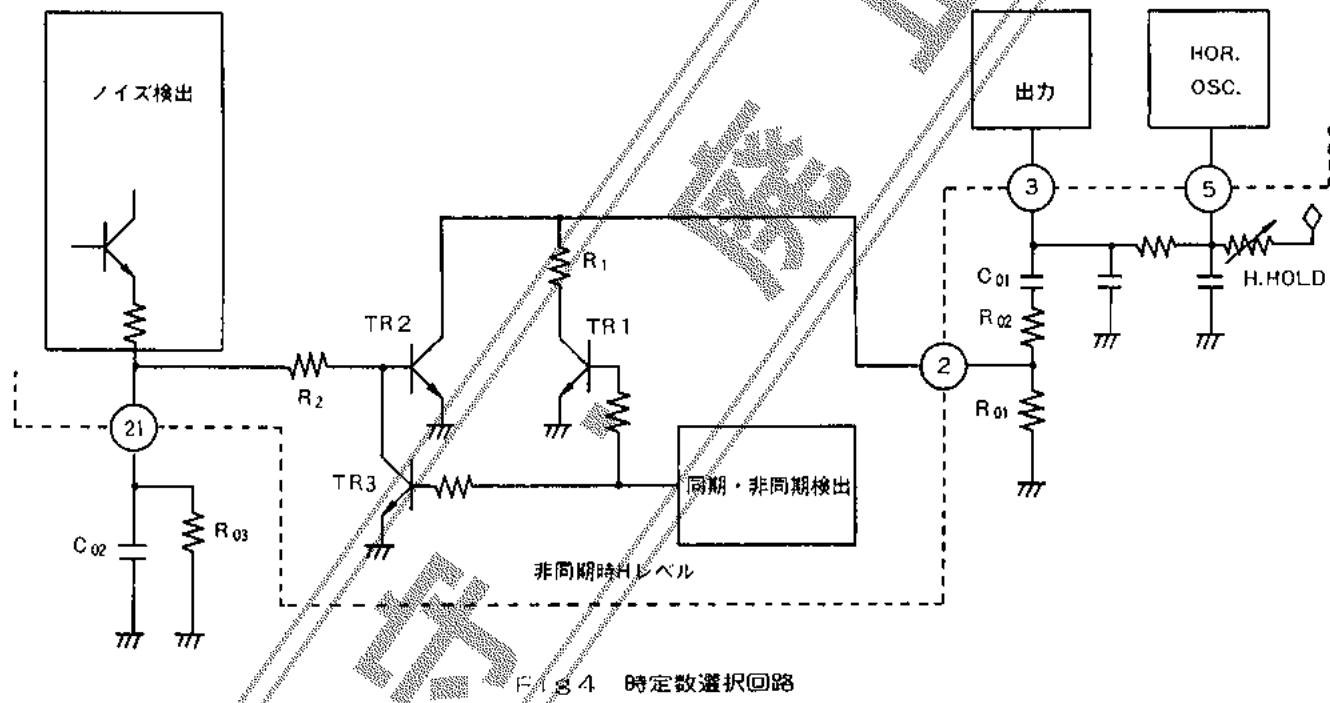


Fig.4 時定数選択回路

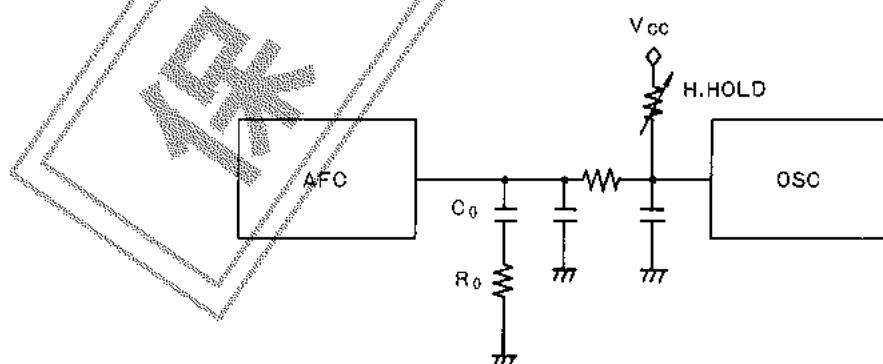


Fig.5 基本回路

非同期状態から同期状態になる際には、Fig 5 の抵抗 $R_0$ が大きく、さらにAFCの出力電流が大きい方が、引き込みのスピードが早くなる。そのためLA7810では、非同期状態に、 $TR_3$ をオンして抵抗 $R_0$ に相当する抵抗値を大きくすると共にAFC電流を通常の4.3倍にしている。抵抗 $R_1$ は、弱電界の非同期に、パルス的なノイズによって水平発振周波数がシフトしそぎないようにするためである。Fig 6は、以上の動作を表にまとめたものである。

	電界強度	AFC制御電流	$TR_1$	$TR_2$	$TR_3$	$I_R$
同期状態	強電界	100%	OFF	OFF	OFF	$R_{02} + R_{01}$
	弱電界	100%	OFF	ON	OFF	$R_{02} + TR_2$ の飽和抵抗
非同期状態	あらゆる電界	430%	ON	OFF	ON	$R_{02} + \frac{1}{R_{01}} + \frac{1}{R_1}$

Fig 6 同期および電界強制によるAFCの動作状態

## 2. サンドキャッスルパルス

バーストゲートパルスは、水平同期パルスの立ち下りと同時に立ち上り、そのパルス幅は、17ビンに接続された抵抗 $R$ と容量 $C$ の積(時定数 $CR$ )で決定される。したがってHor-Holdを動かしても水平同期パルスとバーストゲートパルスの位相関係は不变である。また、バーストゲートパルス幅の設定は、容量 $C$ の値を変化させるのがよい。

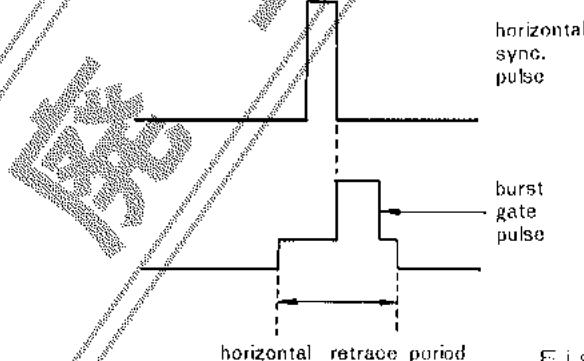


Fig 7

## 3. コンポジットブランкиングパルス

22ピンからは、13.2Vの水平帰線パルスと、7.2Vの垂直ブランкиングパルスを合成したコンポジットブランкиングパルスが得られる。水平帰線パルスは、外付け抵抗を介して22ピンに加えられたフライバックパルスが $V_{CC} + V_F$ でクリップされたものである。

垂直ブランкиングパルスのパルス幅は、14ピンのアプリケーションによって任意に選ぶことができる。

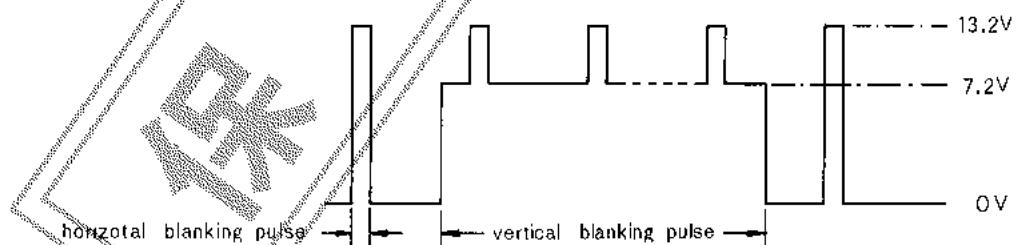


Fig 8

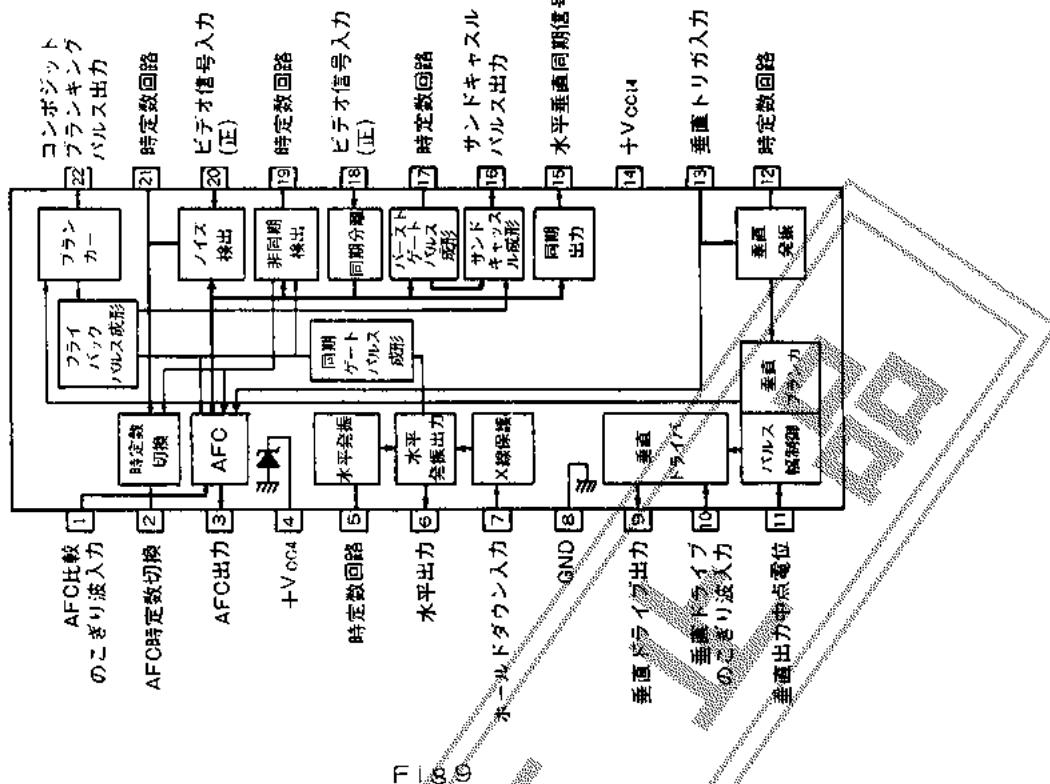
## 4. 垂直発振

12ピンに接続される発振コンデンサは、 $0.1\mu F$ のフィルムコンデンサから、 $1\mu F$ のタンタルコンデンサ等までの任意のコンデンサを選ぶことが出来る。

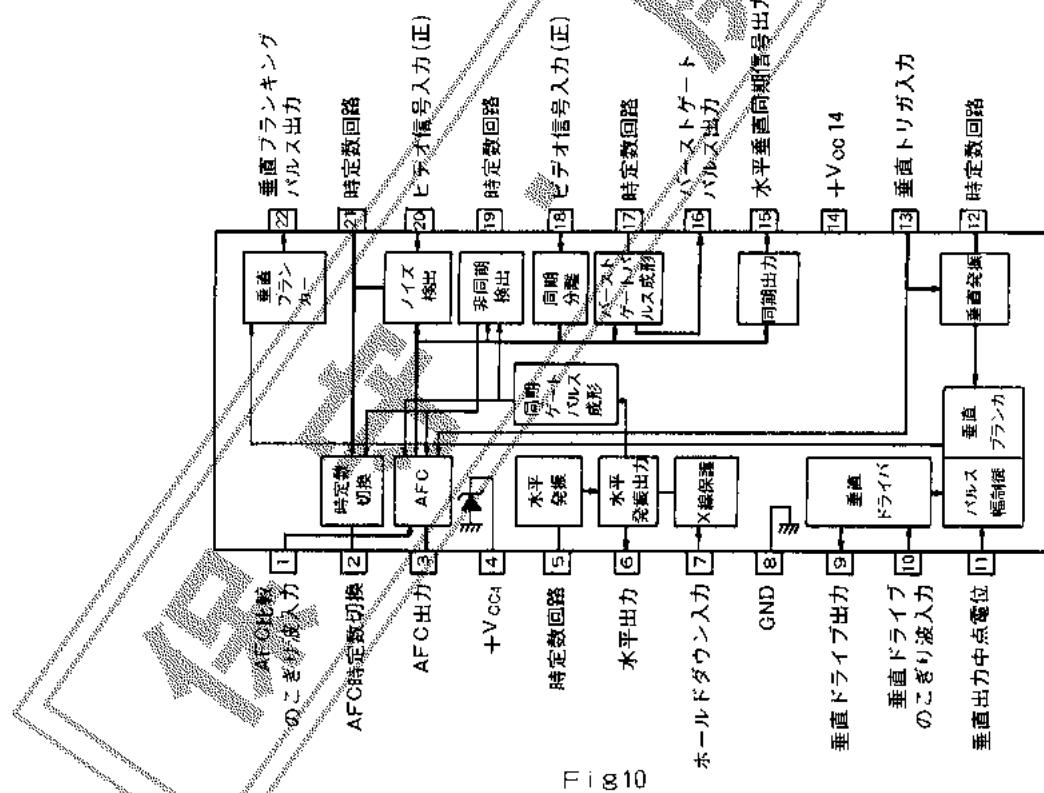
## 5. 垂直ドライバ

10ピンに接続されるのごぎり波発生用のコンデンサは、 $0.33\mu F$ のフィルムコンデンサから $2.2\mu F$ のタンタルコンデンサが使用可能範囲である。

L A7810等価回路ブロックダイアグラム



L A7811等価回路ブロックダイアグラム



L A7810とL A7811の差異

	プランキングパルス	バーストゲートパルス
L A7810	コンポジットプランキングパルス (水平、垂直とも、正極性)	サンドキャッスルタイプ (バーストゲートパルス+水平プランキングパルス)
L A7811	垂直プランキングパルスのみ (出力はオープンコレクタで、 プランキング期間OFF)	バーストゲートパルスのみ

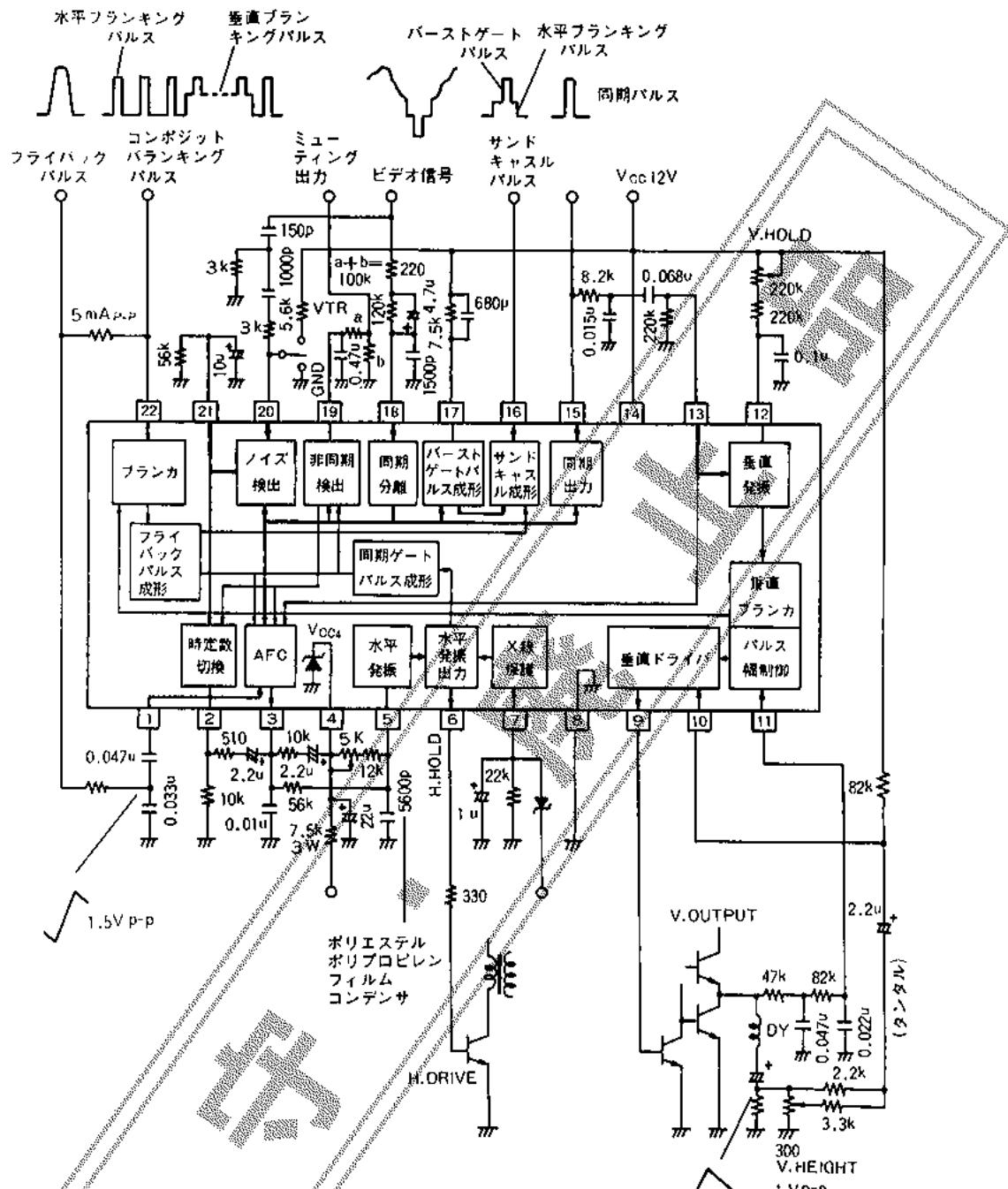


Fig 11

注) 1. 垂直出力回路は基本回路で示している。

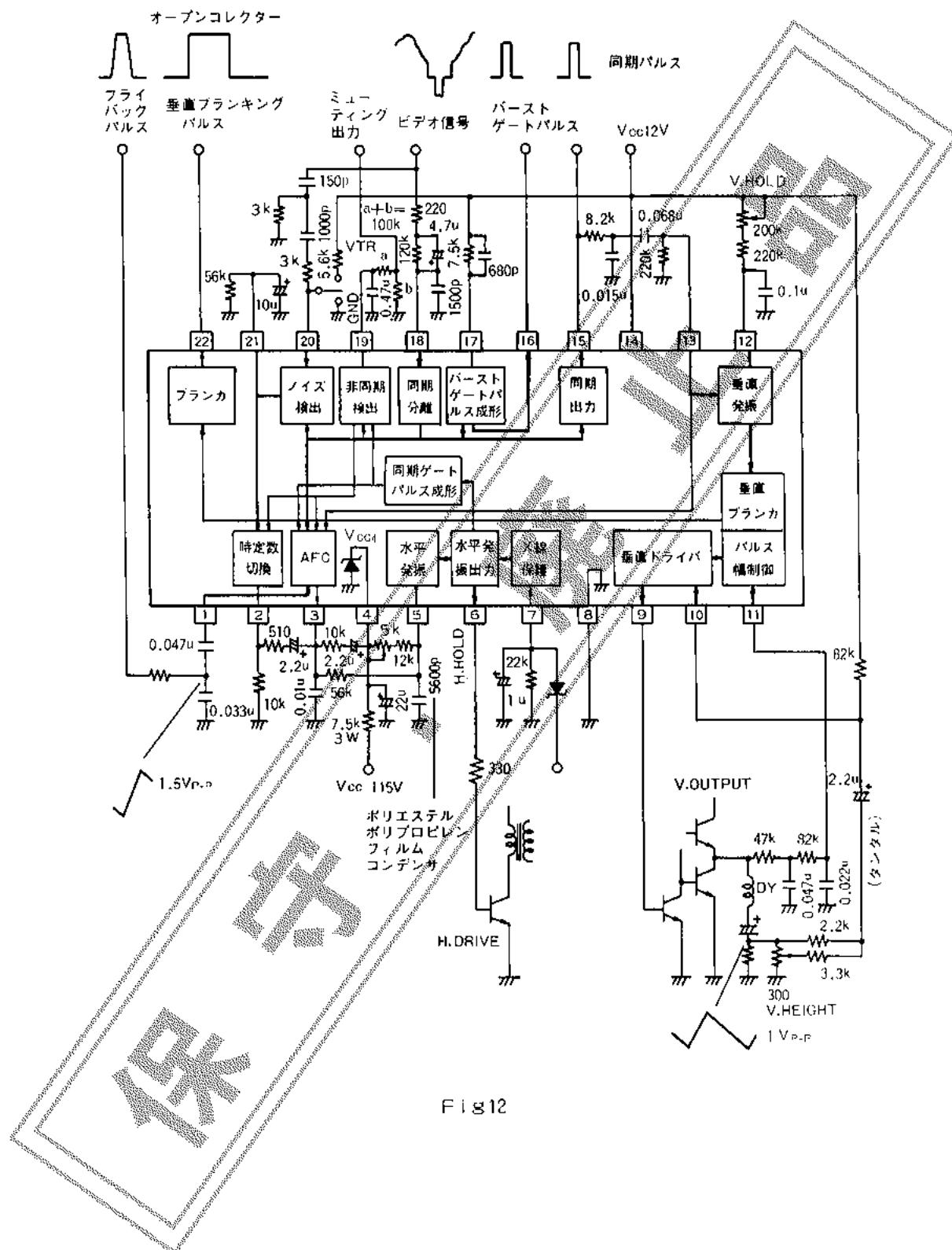
2. 11ピンの外部定数は  $V_{out}$  の回路条件に応じて変更する。

3. 18ビンの制限抵抗 ( $220\Omega$  :  $1V_{pp}$ ) は入力映像信号の大きさに比例して変更する。

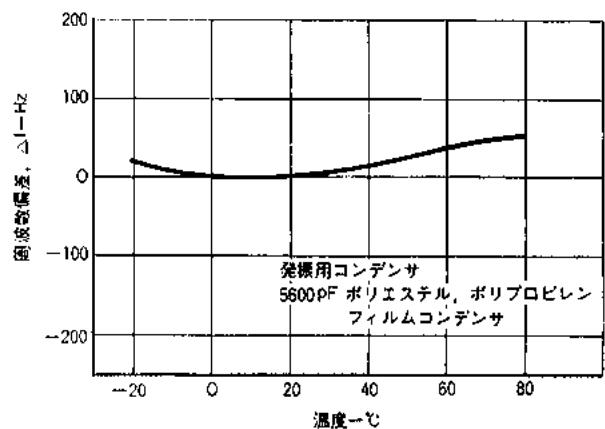
4. 18ビンの時定数回路 ( $120k\Omega$ ,  $4.7\mu F$ ) は入力映像信号の直流レベルに応じて抵抗値を変更し容量値によって時定数を変更する。

5. 17ビンの外付コンデンサ  $680\text{ pF}$  の値を変えることによりバーストゲートパルス幅を変えることができる。

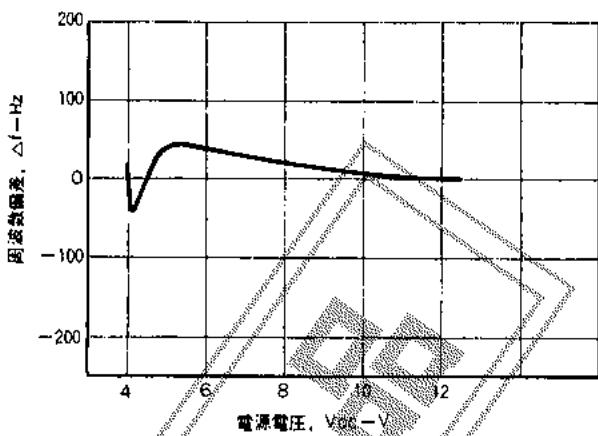
6. 20ビンの外付コンデンサ  $150\text{ pF}$  の値を小さくすると、より弱電界になってから AFC の時定数が切換わる。



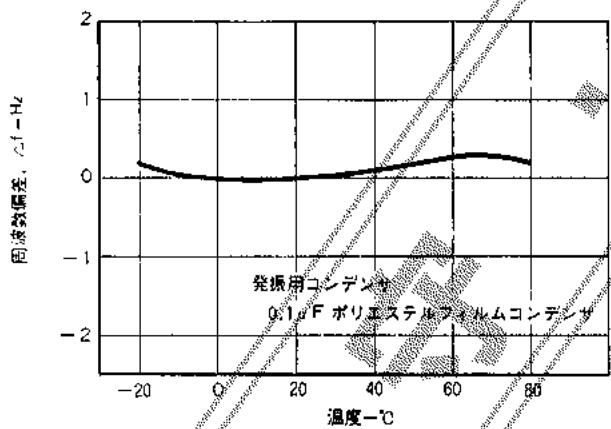
水平発振周波数の温度特性



水平発振周波数の電源電圧特性



垂直発振周波数の温度特性



垂直発振周波数の電源電圧特性

