

Organizace paměti: 1024×1 bit

Paměťová matice: 32×32

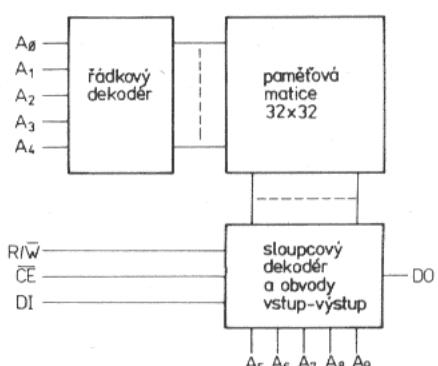
Funkce zápisu a čtení řízena signálem R/W v bloku dekodéru sloupců

Samostatný vstup a výstup dat DI, DO

Výstup dat třistavový, při provozu zápisu dat je aktivní a sleduje stav na vstupu dat.

Obvod se aktivuje signálem CE.

FUNKČNÍ BLOKOVÉ ZAPOJENÍ



MEZNÍ HODNOTY:

	min.	max.	
U _I ¹⁾	-0,5	+7,0	V
P _{tot}		1	W
θ _a	0	+70	°C

1) Napětí jednotlivých vývodů proti substrátu.
Výstup DO je v neaktivním stavu.

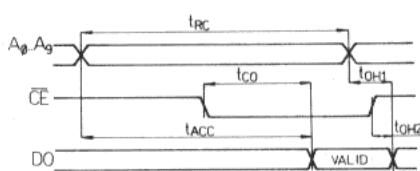
A₀ ... A₉ adresové vstupy
DI datový vstup
DO datový výstup
CE vstup uvolnění
R/W vstup čtení/zápis

CHARAKTERISTICKÉ ÚDAJE:

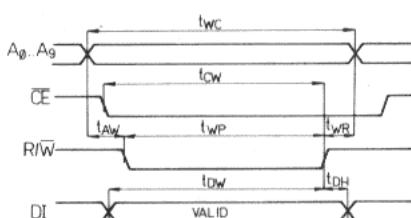
Základní hodnoty statické: U_{CC} = 5,0 V ± 0,25 V, θ_a = 0 ... +70 °C

Příkon ze zdroje U _{CC} U _I = 5,25 V	I _{CC}	≤ 70	mA
Vstupní svodový proud U _I = 5,25 V	I _I	≤ 10	μA
Vstupní napětí – úroveň L	U _{IL}	≤ 0,65	V
Vstupní napětí – úroveň H	U _{IH}	≥ 2,2	V
Svodový proud výstupu v neaktivním stavu U _O = 4,0 V U _O = 0,45 V	I _O -I _O	≤ 10 ≤ 100	μA
Výstupní napětí – úroveň L I _{OL} = 1,9 mA	U _{OL}	≤ 0,45	V
Výstupní napětí – úroveň H -I _{OH} = 100 μA	U _{OH}	≥ 2,2	V
Kapacita vstupů U _I = 5 V, f = 1 MHz	C _I	≤ 5	pF

CYKLUS ČTENI



CYKLUS ZÁPIS



Impulsní časové průběhy

Základní hodnoty dynamické: U_{CC} = +5 V, θ_a = +25 °C,
zátěž jedno hradlo TTL + 100 pF

CYKLUS ČTENI:

MHB2102	MHB2102/2
t _{RC} ≥ 1000	≥ 650 ns
t _{AACC} ≤ 1000	≤ 650 ns
t _{CO} ≤ 500	≤ 400 ns
t _{OH1} ≥ 50	≥ 50 ns
t _{OH2} ≥ 0	≥ 0 ns

CYKLUS ZÁPIS:

MHB2102	MHB2102/2
t _{WC} ≥ 1000	≥ 650 ns
t _{AW} ≥ 200	≥ 200 ns
t _{WP} ≥ 750	≥ 400 ns
t _{WR} ≥ 50	≥ 50 ns
t _{DW} ≥ 800	≥ 450 ns
t _{DH} ≥ 100	≥ 100 ns
t _{CW} ≥ 900	≥ 550 ns